

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2002-251367

(43)Date of publication of application : 06.09.2002

(51)Int.Cl.

G06F 13/12

G06F 3/08

G06K 17/00

G06K 19/07

(21)Application number : 2002-000782

(71)Applicant : TOSHIBA CORP

(22)Date of filing : 06.09.1991

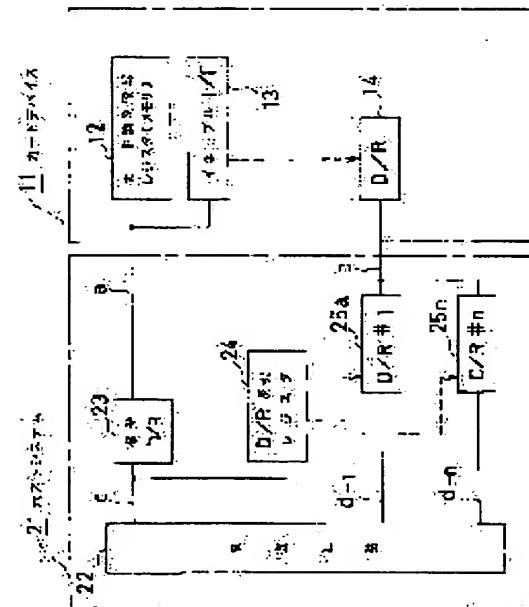
(72)Inventor : HIBI KENJI

(54) CARD DEVICE

(57)Abstract:

PROBLEM TO BE SOLVED: To provide a card device having mechanism for permitting an information processor to use a plurality of types of card devices with a single connector.

SOLUTION: Card identification information stored in a card identification information register (memory) 12 through a standard interface (interface signal line (a)) is outputted. The interface which the card device 11 requires is recognized by a host system 21.



LEGAL STATUS

[Date of request for examination] 07.01.2002

[Date of sending the examiner's decision of rejection] 11.10.2005

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

BEST AVAILABLE COPY

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11)特許出願公開番号
特開2002-251367
(P2002-251367A)

(43)公開日 平成14年9月6日(2002.9.6)

(51) Int.Cl. 譲別記号
 G 06 F 13/12 330
 3/08
 G 06 K 17/00
 19/07

F I		マークコード(参考)	
G 0 6 F	13/12	3 3 0 E	5 B 0 1 4
	3/08	C	5 B 0 3 5
G 0 6 K	17/00	D	5 B 0 5 8
	19/00	N	5 B 0 6 5

審査請求 有 請求項の数4 O.L (全 5 頁)

(21)出願番号 特願2002-782(P2002-782)
(62)分割の表示 特願平3-226839の分割
(22)出願日 平成3年9月6日(1991.9.6)

(71)出願人 000003078
株式会社東芝
東京都港区芝浦一丁目1番1号

(72)発明者 日比 健二
東京都青梅市末広町2丁目9番地 株式会社東芝青梅工場内

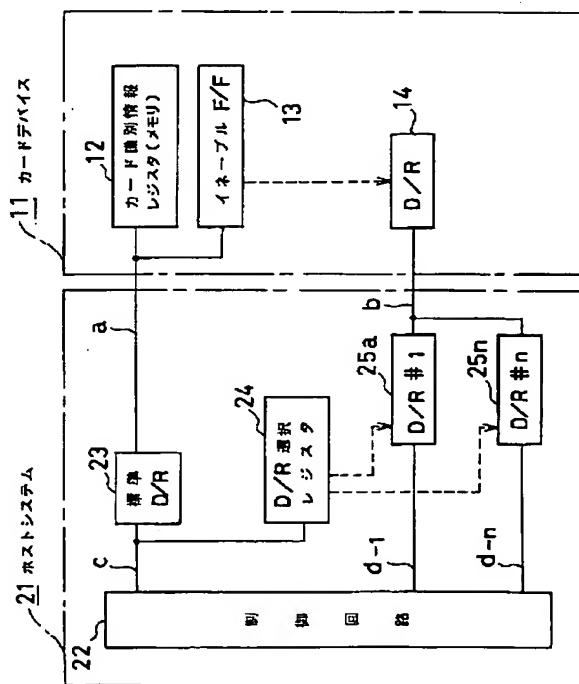
(74)代理人 100058479
弁理士 鈴江 武彦 (外6名)
Fターム(参考) 5B014 EB01 FB04 GD05 GD07 GD26
GE06 HC03 HC13
5B035 AA06 AA11 BB09 CA11 CA31
5B058 CA07 CA23 KA21 YA20
5B065 BA00 BA10 CA19 PA13

(54) 【発明の名称】 カードデバイス

(57) 【要約】

【課題】情報処理装置が單一コネクタで複数種のカードデバイスを利用可能とするための仕組みをもったカードデバイスを提供する。

【解決手段】標準インターフェース（インターフェース信号線a）を通じてカード識別情報レジスタ（メモリ）12に記憶されたカード識別情報を出し、このカード識別情報によって、カードデバイス11が必要としているインターフェースをホストシステム21に認識させる。



【特許請求の範囲】

【請求項1】 予め標準的に設定された信号の組み合せからなる標準インターフェースと、この標準インターフェースとは別に前記カードデバイスの種類に応じて設定された信号の組み合せからなる拡張インターフェースとを有する情報処理装置に挿入可能なカードデバイスにおいて、

カードデバイスの識別情報が格納されたメモリと、前記標準インターフェースを通じて前記情報処理装置に前記識別情報を出力する出力手段とを具備し、前記識別情報により前記情報処理装置の拡張インターフェースを当該カードデバイスの種類に応じた信号の組み合せに設定させて、前記情報処理装置とのデータの送受信を行うことを特徴とするカードデバイス。

【請求項2】 前記拡張インターフェースがカードデバイスの種類に対応した信号の組み合せに切り換えられた場合、前記情報処理装置との接続を許可するための信号を出力する許可情報出力手段をさらに具備したことを特徴とする請求項1記載のカードデバイス。

【請求項3】 前記許可情報出力手段の出力信号に基づいて、前記情報処理装置とのデータの送受信をイネーブル／ディセーブルすることを特徴とする請求項2記載のカードデバイス。

【請求項4】 情報処理装置に挿入可能なカードデバイスにおいて、カードデバイスの識別情報が格納されたメモリと、予め標準的に設定された信号の組み合せからなる第1のインターフェース信号線と、カードデバイスの種類に応じて信号線の配置が異なる第2のインターフェース信号線とを具備し、前記第1のインターフェース信号線を通じて、前記情報処理装置に識別情報を出力する出力手段と、前記識別情報により前記情報処理装置の前記第2のインターフェース信号線を当該カードデバイスの種類に応じた信号の組み合せに設定させて、前記情報処理装置とのデータの送受信を行うことを特徴とするカードデバイス。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】 本発明は、情報処理装置に取り外し自在に装着される、たとえばメモリやI/Oデバイスなどのカードデバイスに関する。

【0002】

【従来の技術】 近年の軽薄短小化技術の発展に伴って、カード形状のメモリやI/Oデバイス（モジュムなど）が市場に登場している。このようなカードタイプのデバイス（以下、カードデバイスと称す）の標準化も進んでおり、今後、これらのカードデバイスを使用した超小型の情報処理装置が続々と市場に登場して来るのは明らかである。

【0003】 ところが、ホストシステムの違いや、カードデバイスの種類（メモリ、I/O）の違いによって、必要とするインターフェース信号が異なる。例えばメモリカードでは、大きなアドレス空間が必要であり、多くのアドレスビットが必要となる。通信制御カードでは、複数の割り込み信号やDMA信号が必要になる。これらを全て吸収しようとすれば、インターフェース信号ピンの増加を招き、巨大なコネクタが必要になってしまう。

【0004】 また、互換性のないカードデバイスをユーザがホストシステムに誤挿入すると、最悪の場合、カードまたはホストマシンを壊してしまうこともあり、これを防止する必要もある。従来は、カードの種別に対応してコネクタの極数を変えたり、コネクタに極性キーを設けるなどして誤挿入の防止を図っていた。なお、極性キーを設けるとは、例えば誤挿入を防止するためにピンを潰しておくことである。

【0005】

【発明が解決しようとする課題】 上記のようなことから、従来の情報処理装置において、インターフェースの異なる複数のカードデバイスを使用する場合には、カードの種類に応じてコネクタを準備する必要がある。この場合、カードの種類だけ異なるコネクタのバリエーションを必要とするため、單一コネクタを使った場合のような量産効果によるコストダウンを図れない。また、コネクタピン数、極性キーの組合せは有限であるため、誤挿入を完全に防止することはできない。

【0006】 本発明は上記のような点に鑑みなされたもので、情報処理装置が單一コネクタで複数種のカードデバイスを利用可能とするための仕組みをもったカードデバイスを提供することを目的とする。

【0007】

【課題を解決するための手段】 前述した目的を達成するために、本発明は、予め標準的に設定された信号の組み合せからなる標準インターフェースと、この標準インターフェースとは別に前記カードデバイスの種類に応じて設定された信号の組み合せからなる拡張インターフェースとを有する情報処理装置に挿入可能なカードデバイスにおいて、カードデバイスの識別情報が格納されたメモリと、前記標準インターフェースを通じて上記情報処理装置に前記識別情報を出力する出力手段とを具備し、前記識別情報により前記情報処理装置の拡張インターフェースを当該カードデバイスの種類に応じた信号の組み合せに設定させて、前記情報処理装置とのデータの送受信を行うことを特徴とする。

【0008】 上記の構成によれば、このカードデバイスを装着する情報処理装置に、カードデバイスの種類に応じたインターフェース切り替えを実行し、その切り替え完了後に、カードデバイスとの接続を許可するといった処理を行わせることが可能となる。そして、これにより、50 インタフェースの異なるカードデバイスを單一コネクタ

で使用することを可能とし、また、接続許可が出るまで、カードデバイスを使用できないため、誤挿入による破損を防止することができる。

【0009】

【発明の実施の形態】以下、図面を参照して本発明の一実施例に係る情報処理装置を説明する。

【0010】図1はカードデバイスを使用する情報処理装置の構成を示すブロック図である。図1に示すように、本装置に用いられるカードデバイス11には、カード識別情報レジスタ（またはメモリ）12、イネーブルフリップフロップ（以下、イネーブルF/Fと称す）13およびドライバ/レシーバ（以下、D/Rと称す）14が設けられている。カード識別情報レジスタ12は、カードの識別を示すカード識別情報を記憶している。イネーブルF/F13は、カードデバイス11とホストシステム21との接続を許可するための情報を記憶する。D/R14は、後述するインターフェース信号線（拡張インターフェース）bを通じてホストシステム21とのデータの送受信を行うものであり、ここではイネーブルF/F13の出力信号によってイネーブル/ディセーブル状態となる。

【0011】一方、本装置のホストシステム21には、制御回路22、標準D/R23、D/R選択レジスタ24およびD/R25a～25nが設けられている。制御回路22は、本装置全体の制御を行う。標準D/R23は、インターフェース信号線（標準インターフェース）aを通じてカードデバイス11に対するデータの送受信を行うものである。上記インターフェース信号線（標準インターフェース）aは、予め標準的に設けられている信号線すなわち予め設定された信号の組み合わせからなる信号線であり、カードデバイス11内のカード識別情報レジスタ12およびイネーブルF/F13に繋がる。

【0012】D/R選択レジスタ24は、D/R25a～25nを選択するためのレジスタである。D/R25a～25nは、インターフェース信号線（拡張インターフェース）bを通じてカードデバイス11に対するデータの送受信を行うものであり、カードデバイス11の種類に応じた1つが選択レジスタ24の出力信号によって選択される。上記インターフェース信号線（拡張インターフェース）bは、インターフェース信号線（標準インターフェース）aとは別にカードデバイス21の種類に応じて設定された信号の組み合わせからなる信号線であり、カードデバイス11内のD/R14と繋がる。

【0013】また、図中cはホストシステム21内のシステムバス、d-1～d-nはD/R25a～25nへの入出力信号群である。

【0014】次に、同実施例の動作を説明する。

【0015】初期状態では、イネーブルF/F13、D/R選択レジスタ24はリセットされており、D/R14、D/R25a～25nの各ドライバ/レシーバはデ

ィセーブル状態になっている。ここで、ホストシステム21の制御回路22は電源投入状態またはカード挿入状態を検知すると、インターフェース信号線aを通じてカードデバイス11のカード識別情報レジスタ12からカード識別情報を読み出す。制御回路22は、この読み出したカード識別情報に基づいてカードデバイス11の種別を割り出し、そのカード種別に対応した拡張インターフェースを認識する。このとき、制御回路22は、上記のようにして認識した拡張インターフェースをホストシステム21がサポート可能か否かを判断し、サポート不可ならば、その旨（エラーメッセージ）を表示してユーザに知らせる。また、サポート可能な場合、制御回路22はそのような拡張インターフェースになるようにインターフェースハードウェアの切り替えを行う。

【0016】すなわち、制御回路22はカードデバイス11の要求しているインターフェース信号線bとなるようにD/R選択レジスタ24をセットする。これにより、D/R選択レジスタ24の出力信号によってD/R25a～25nのうちの1つがアクティブになる。ここで、制御回路22は、インターフェース信号線aを通じてカードデバイス11のイネーブルF/F13をセットし、カードデバイス11との接続を許可する。これにより、イネーブルF/F13の出力信号によってD/R14がアクティブとなり、カードデバイス11とホストシステム21はカード種別に応じた拡張インターフェースで接続されることになる。

【0017】図2および図3に実際の信号配置例を示す。ここでは、68ピンのカードインターフェースにおける信号配置を示す。図中、「標準」と記載された列は標準インターフェースに相当し、「拡張」と記載された列は拡張インターフェースに相当する。また、「I/O」はカードデバイスから見た信号の方向を示し、「I」はカードへの入力信号、「O」はカードからの出力信号、「I/O」は双方向であることを示す。左矢印「←」は標準/拡張インターフェースで共通に使用される信号であることを示し、図1におけるインターフェース信号線aに相当する。左矢印「←」以外は拡張インターフェースの時に切り替えられる信号を示し、図2におけるインターフェース信号線bに相当する。

【0018】

【発明の効果】以上のように本発明によれば、標準インターフェースを通じて情報処理装置に識別情報を出力する仕組みをもつことにより、このカードデバイスを装着する情報処理装置が、カードデバイスの種類に応じてインターフェースを切り替えることにより、インターフェースの異なる複数のカードデバイスを單一コネクタで使用すること等を可能とする。

【0019】また、カードデバイスの誤挿入を確実に検出でき、しかも、接続許可が出るまでカードデバイスを使用できないため、誤挿入によるホストシステムとカ

ドバイスの電氣的破壊を防げる。

【図面の簡単な説明】

【図1】本発明の一実施例に係る構成を示すブロック図。

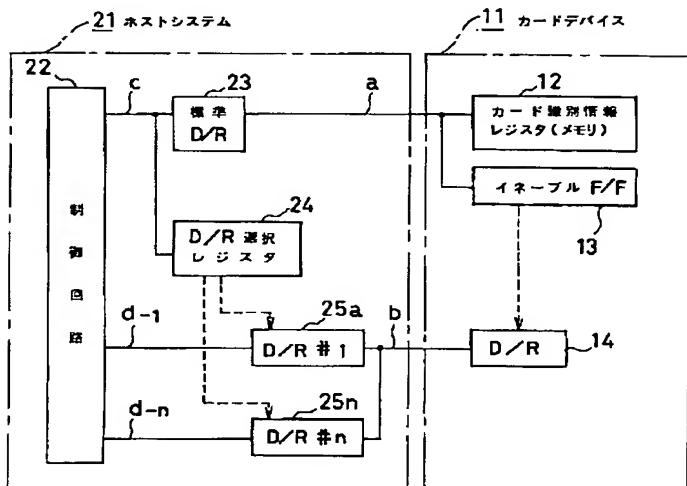
【図2】同実施例の信号配置例を示す図。

【図3】同実施例の信号配置例を示す図。

【符号の説明】

* 1 1 …カードデバイス、1 2 …カード識別情報レジスタ、1 3 …イネーブルF/F、1 4 …D/R、2 1 …ホストシステム、2 2 …制御回路、2 3 …標準D/R、2 4 …D/R選択レジスタ、2 5 a～2 5 n …D/R、a …インターフェース信号線（標準インターフェース）、b …インターフェース信号線（拡張インターフェース）、c …システムバス、d-1～d-n …出入力信号群。

〔义 1〕



【図2】

		規 格		功 強	
PIN	I/O	信 告 名	I/O	信 告 名	
1		GND			—
2	I/O	D03	I/O		—
3	I/O	D04	I/O		—
4	I/O	D05	I/O		—
5	I/O	D06	I/O		—
6	I/O	D07	I/O		—
7	I	#CE1	I		—
8	I	A10	I		—
9	I	#OE			—
10	I	A11	I		—
11	I	A09	I		—
12	I	A08			—
13	I	A13			—
14	I	A14	I		—
15	I	#WE/#PGM			—
16	O	RDY/#BSY	O		#IRQ2
17		VCC			—
18		VPP1			—
19	I	A16			—
20	I	A15			—
21	I	A12			—
22	I	A07			—
23	I	A06			—
24	I	A05			—
25	I	A04			—
26	I	AD3			—
27	I	AD2			—
28	I	A01			—
29	I	A00			—
30	I/O	D00	I/O		—
31	I/O	D01	I/O		—
32	I/O	D02	I/O		—
33	O	WP			AUDIO
34		GND			—

【図3】

PIN	回路		端子	
	I/O	信号名	I/O	信号名
35		GND		←
36	O	#CD1	O	←
37	I/O	D11	O	#DRQ1
38	I/O	D12	O	#DRQ2
39	I/O	D13	O	#DQ3
40	I/O	D14	O	#IRQ3
41	I/O	D15	O	#IRQ4
42	I	#CE2	I	←
43	I	#RFSH	I	←
44	O	NC	O	#IORD
45	I	NC	I	#IOWR
46	I	A17	I	←
47	I	A18	I	←
48	I	A19	I	←
49	I	A20	I	#DACK1
50	I	A21	I	#DACK2
51		VCC		←
52		VPP2		←
53	I	A22	I	#DACK3
54	I	A23	I	TC
55	I	A24	I	CLK
56	I	A25	I	ALE
57		NC	I	#IO
58	O	NC	O	#RESET
59	O	NC	O	#WAIT
60	O	NC	O	←
61	I	#REG	I	←
62	O	BVD2	O	←
63	O	BVD1	O	←
64	I/O	D08	O	#IRQ5
65	I/O	D09	O	#IRQ6
66	I/O	D10	O	#IRQ7
67	O	#CD2	O	←
68		GND		←

THIS PAGE BLANK (USPTO)